

FOR IMMEDIATE RELEASE

October 18, 1976

Concordia's Sensational Microprocessor at Canadian Communication & Power Conference

Serge Gracovetsky's model helicopter, equipped with a revolutionary new microprocessor as an on-board flight computer, will be part of the Canadian Communication and Power Conference held at the Queen Elizabeth Hotel on October 20, 21 and 22, 1976.

Although the eight-foot helicopter can fly at speeds over 60 mph with a range of one mile, the real attraction is the tiny 5" x 7" x $\frac{1}{2}$ " computer which has been developed at the Microprocessor Engineering Application Laboratory (MEAL) at Concordia University under the leadership of Dr. Gracovetsky, associate professor of Electrical Engineering at the Sir George Williams Campus.

The Department of Electrical Engineering at Concordia University will have the following exhibits at booth #183:

- 1) Advanced experimental research in Satellite Communication, by Dr. Kamilo Feher (879-8049) and his students;
- 2) Microprocessor development by Dr. Serge Gracovetsky (879-7236) and his students; the helicopter as example of student project; applications of microprocessor technology presently serving Montreal industries;
- 3) "Microelectronics: Thin Film Technology" -- exhibit of a color film which records the laboratory procedures and techniques involved in building small microelectronic components, by Dr. Bela Lombos (879-4078).

The exhibit is part of the conference and serves to acquaint consultants and would-be users with the most modern equipment.

The exhibition area, located on the Convention Floor of the Queen Elizabeth Hotel, will be open from 9:30 A.M. to 9:00 P.M. on Thursday, October 21st, and from 9:30 A.M. to 6:00 P.M. on Friday, October 22nd.

- 30 -

Contact: Dr. V. Bhargava, Concordia Exhibit organizer, at 879-4597

Lilian Goetze
Asst. Information Officer

À PUBLIER IMMÉDIATEMENT

le 18 octobre 1976

Microprocesseur sensationnel de Concordia à la Conférence canadienne sur les communications et l'énergie

Le modèle d'hélicoptère de Serge Gracovetsky, équipé d'un nouveau microprocesseur révolutionnaire faisant fonction d'ordinateur de vol, sera exposé à la Conférence canadienne sur les communications et l'énergie qui doit avoir lieu à l'Hôtel Reine Elizabeth les 20, 21 et 22 octobre 1976.

Bien que cet hélicoptère de 8 pieds puisse voler à une vitesse dépassant 60 milles à l'heure sur une distance d'un mille, l'attraction réelle consiste dans l'ordinateur minuscule de 5" x 7" x $\frac{1}{2}$ " qui a été mis au point dans le Microprocessor Engineering Application Laboratory (MEAL) de l'Université Concordia sous la direction de M. Gracovetsky, Ph.D., professeur agrégé de génie électrique dans le campus Sir George Williams.

Dans le stand no 183, le Département de génie électrique de l'Université Concordia présentera:

- 1) des travaux de recherche expérimentale avancée sur les satellites de communication, réalisés par M. Kamilo Feher, Ph.D. (879-8049) et ses étudiants;
- 2) la mise au point du microprocesseur réalisé par M. Serge Gracovetsky, Ph.D. (879-7236) et ses étudiants; l'hélicoptère comme exemple de projet étudiant; applications de la technologie des microprocesseurs présentement au service des industries montréalaises;
- 3) la présentation du film en couleur "Microelectronics: Thin Film Technology" qui traite des méthodes et des techniques de laboratoire utilisées dans la construction de petits éléments microélectroniques par Bela Lombos, Ph.D. (879-4078).

L'exposition fait partie de la conférence et a pour objet de familiariser les consultants et les usagers éventuels avec l'équipement le plus moderne.

L'exposition se tiendra à l'étage des congrès de l'Hôtel Reine Elizabeth et sera ouverte de 9h30 à 21h le jeudi 21 octobre et de 9h30 à 18h, le vendredi 22 octobre.

- 30 -

Organisateur de l'exposition: V. Bhargava, Ph.D., 879-4597

Lilian Goetze
Agent d'information adjoint